

نموذج وصف مقرر دراسي	
Code & No. : EE 2111	الرقم والرمز : ٢١١١ كهر
Course: Logic Design	اسم المقرر : التصميم المنطقي
Credits : 3 (3,1,0)	الوحدات الدراسية: ٣ (٣ ، ١ ، ٠)
Pre-requisite : CS 1090 Co-requisite :	متطلب سابق : ١٠٩٠ عال متطلب مرافق :
Level : 5 th	المستوى : الخامس
نظم الأرقام؛ الجبر الثنائي والبوابات المنطقية؛ تبسيط الدوال الثنائية؛ تحليل الدوائر المنطقية المركبة وتصميمها؛ مكونات الأجهزة المنطقية القابلة للبرمجة؛ الأجهزة المتكاملة متوسطة الكثافة؛ مقدمة إلى المنطق التسلسلي المترامن؛ دوائر الصعود والهبوط؛ تحليل الدوائر التسلسلية المحكومة زمنياً؛ اختصار الحالة وتحديد المعطى؛ تحليل الدوائر التسلسلية المترامنة وتصميمها؛ المصفوفات المنطقية المبرمجة.	
Number systems; Boolean algebra and logic gates; simplification of Boolean functions; combinational logic circuits design and analysis; MSI and PLD components. Introduction to synchronous sequential logic; flip flops; analysis of clocked sequential circuits; state reduction and assignment; design of synchronous sequential circuits and PLA's.	
Text Books	الكتب المقررة:
Moris, "Digital Design", Prentice Hall, Last Edition.	
References	المراجع:
موافقة مجلس القسم بجلسته للعام الدراسي ١٤٣٠/١٤٣١ هـ والتي عقدت بتاريخ / ١٤٣١ هـ	موافقة مجلس القسم بجلسته للعام الدراسي ١٤٣٠/١٤٣١ هـ والتي عقدت بتاريخ / ١٤٣١ هـ
عميد الكلية	رئيس القسم
الاسم:	الاسم:
التوقيع:	التوقيع: